

DATA COLLECTING SYSTEM

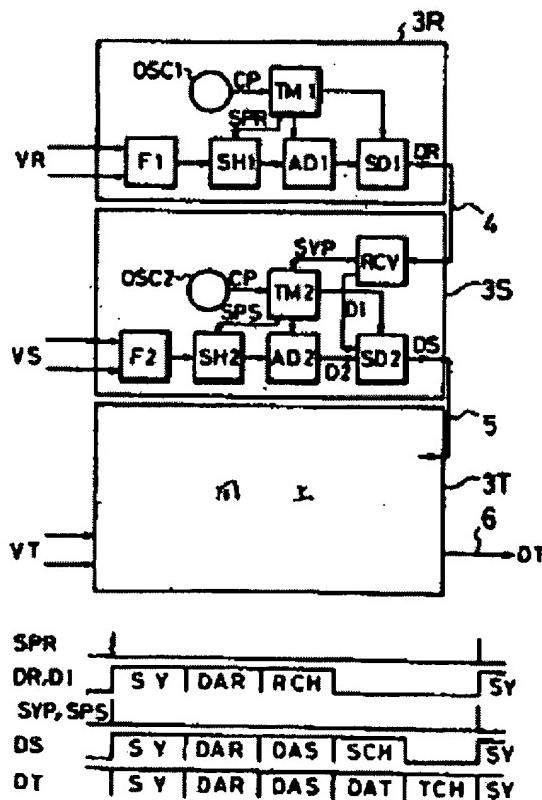
Patent number: JP57118456
Publication date: 1982-07-23
Inventor: YAMAURA MITSURU
Applicant: TOKYO SHIBAURA ELECTRIC CO
Classification:
 - international: H04B10/20; H04B10/20; (IPC1-7): H02H3/02;
 H04L11/00; H04Q9/00
 - european: H04B10/20
Application number: JP19810004328 19810114
Priority number(s): JP19810004328 19810114

[Report a data error here](#)

Abstract of JP57118456

PURPOSE: To transmit a sampled pulse synchronously with the synchronous signal and the test data by connecting in tandem way plural terminals with an optical fiber, and sampling the state value of the voltage system at each terminal with the sampling pulse based on each synchronous signal.

CONSTITUTION: The terminals 3R, 3S and 3T samples the values VR, VS and VT of the voltage systems of their own by a sampling pulse SP1 and via a filter circuit F1 and applies then to an A/D converting circuit AD1. The circuit AD1 converts the signal into a digital signal by a timing pulse given from a timing producing circuit TM and applies it to a transmitting circuit SD1. The transmitting circuit SD1 of the terminal 3R transmits the synchronous signal SY, digital data DAR and a test data RCH corresponding to the data DAR to a receiving circuit RCV of the next terminal 3S via an optical fiber 4. The circuit RCV separates the synchronous signal SYP and outputs the sampling pulse SPS based on the signal SYP from a timing producing circuit TM2. This operation is also carried out at the next terminal 3T.



Data supplied from the esp@cenet database - Worldwide

⑨ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

昭57-118456

⑥ Int. Cl.³
H 04 L 11/00
H 02 H 3/02
H 04 Q 9/00

識別記号

厅内整理番号
7230-5K
7627-5G
7429-5K

⑩ 公開 昭和57年(1982)7月23日
発明の数 1
審査請求 有

(全 8 頁)

⑪ データ収集方式

⑫ 特 願 昭56-4328
⑬ 出 願 昭56(1981)1月14日
⑭ 発明者 山浦充

東京都府中市東芝町1番地東京
芝浦電気株式会社府中工場内

⑮ 出願人 東京芝浦電気株式会社
川崎市幸区堀川町72番地
⑯ 代理人 弁理士 鈴江武彦 外2名

明細書

1. 発明の名称

データ収集方式

2. 特許請求の範囲

(1) 複数の端末を設け、第1の端末では自端で生成する同期信号または外部より受信した同期信号に従って電圧・電流等の系統状態の値をサンプリングし、前記同期信号と前記サンプリングしたデータを含む情報データと、この情報データに対応する検査データとを第2の端末へ送信し、第2の端末以降の各端末では先行端末から受信した同期信号と所定の時間関係で前記系統状態の値をサンプリングし、このサンプリングしたデータを含む自端情報データを生成し、先行端末から受信した信号から検査データを除去して、自端情報データと先行端末から受信した信号のうちの情報データと自端情報データとに応する検査データとを追加して後続端末へ送信し、以下これを繰返して最後尾端末から全端末の情報データおよび検査データを得ること。

ることを特徴とするデータ収集方式。

(2) 特許請求の範囲第1項記載のデータ収集方式において、先行端末からの信号を受信し、これを検査してエラーデータを生成し、これを自端情報データに含まれることを特徴とするデータ収集方式。

(3) 特許請求の範囲第1項記載のデータ収集方式において、最後尾端末からの信号を別の制御端末で中継して全端末の信号とするか、あるいは前記制御端末の情報データを追加して全端末の信号とするか、あるいは最後尾端末から受信した信号のうち検査データを除去し、少なくとも受信した信号のうち情報データと前記制御端末の情報データとに応する検査データを付加して全端末の信号とすることを特徴とするデータ収集方式。

(4) 特許請求の範囲第3項記載のデータ収集方式において、制御端末が送信する同期信号と、この制御端末で受信する信号との時間関係を監視することを特徴とするデータ収集方式。

(5) 特許請求の範囲第1項、第2項、第3項
記載のデータ収集方式において、検査データは自端情報データのみに対応する検査データと先行端末または最後尾端末からの検査データとの所定の関係で生成されることを特徴とするデータ収集方式。

(6) 特許請求の範囲第2項記載のデータ収集方式において、先行端末または最後尾端末から受信したエラーデータと自端での検査結果とを用いてエラーデータを生成することを特徴とするデータ収集方式。

3.発明の詳細を説明

この発明は、複数の端末から同期したサンプリングデータを収集するデータ収集方式に関する。

従来、この種のデータ収集方式における装置は、第1図に示すようなディジタル電圧変成器を備えている。このディジタル電圧変成器は、3相送電線1の各相R、S、Tの電圧をそれぞれコンデンサC₁とC₂、C₃とC₄、C₅と

ているが、最近の大電力系統では益々大きな電位差を生じ、耐えられなくなっている。

この発明は上記のような事情に基づいてなされたもので、複数の端末間の大きな電位差に耐えて、同期したサンプリングデータを効率よく収集できるデータ収集方式を得ることを目的とする。

以下、この発明の第1の実施例について、図面を参照して説明する。

この実施例では、第2図に示すように第1図の2次電圧VR、VS、VTを入力する端末3R、3S、3Tを設け、端末3Rと端末3S、端末3Sと端末3T間をそれぞれ光ファイバ4、5で結合し、端末3Tの出力を光ファイバ6で取出すようとする。

前記端末3Rは、発振回路OSC1、タイミング作成回路TM1、フィルタ回路F1、サンプリング回路SH1、A-D変換回路AD1、送信回路SD1を有している。前記発振回路OSC1は、クロックパルスCPを発生するものである。タイミ

C₆よりなるコンデンサ分圧器で分圧して2次電圧VR、VS、VTを得、これらを変換器2でディジタル変換してディジタル出力DOを得るものである。なお、前記変換器2は、フィルタ回路、サンプリング回路、マルチプレクサ回路、A-D(アナログ-ディジタル)変換回路などを有している。

第1図において前記2次電圧VR、VS、VTは、それぞれ変換器2の端子R₁とR₂、S₁とS₂、T₁とT₂に印加されるが、ここで端子R₁、S₁、T₁は一見共通の大地電位でありながら、大地を越れる故障電流等により大きな電位差が生ずることがあるのは周知の事実である。変換器2では、3相からの入力量を1ヶ所に集め、同期サンプリングをしたり、あるいは共通の検査データを作成したりできる利点があるが、大きな電位差に耐えうる様に作る必要がある。しかし、このことは上記のような変換器2の内部の電子回路にとって極めて苛酷である。そのため複雑高価な絶縁増幅器等を用い

シング作成回路TM1は、発振回路OSC1からのクロックパルスCPによりサンプリングパルスSPRを作成すると共に、A-D変換回路AD1および送信回路SD1が必要とするタイミングパルスを作成するものである。サンプリング回路SH1は、2次電圧VRをフィルタ回路F1を介して入力し、これをタイミング作成回路TM1のサンプリングパルスSPRに従ってサンプリングするものである。A-D変換回路AD1は、サンプリング回路SH1によりサンプリングされた信号を、タイミング作成回路TM1からのタイミングパルスに応じてディジタル変換するものである。送信回路SD1は、タイミング作成回路TM1から与えられるタイミングパルスに従ってA-D変換回路AD1から与えられる信号を信号DRとして送出するものである。

また前記端末3Sは、受信回路RCV、発振回路OSC2、タイミング作成回路TM2、フィルタ回路F2、サンプリング回路SH2、A-D変換回路AD2、送信回路SD2を有している。前記受

信回路 RCV は、端末 3 R の送信回路 SD 1 から出力される信号 D R を光ファイバーを介して受信し、信号 D R の中から該述する同期信号 S Y を弁別し、同期パルス SYP を出力すると共に、信号 D R をそのまま信号 D I として出力するものである。タイミング作成回路 TM 2 は、発振回路 OSC 2 からのクロックパルス CP やび受信回路 RCV からの同期パルス SYP を入力し、サンプリングパルス SRS やびタイミングパルスを作成するものである。フィルタ回路 F 2 、サンプリング回路 SH 2 、A-D 変換回路 AD 2 は、端末 3 R のフィルタ回路 F 1 、サンプリング回路 SH 1 、A-D 変換回路 AD 1 とそれぞれ同様のものである。送信回路 SD 2 は、受信回路 RCV の出力信号 D I やび A-D 変換回路 AD 2 から出力されるディジタル変換された信号 D 2 を入力し、タイミング作成回路 TM 2 から出力されるタイミングパルスに応じて信号 D S を出力するものである。

さらに端末 3 T は、上記端末 3 S と同様の構

造符号で構成されてるが、その内容は逐一示さない。同期信号 S Y 、検査データ RCH についても同様で、以下全てこれに準ずる。

端末 3 R から出力された信号 D R は、端末 3 S の受信回路 RCV で受信される。この受信回路 RCV からは、サンプリングパルス SPR と同期した同期パルス SYP が出力される。これによりタイミング作成回路 TM 2 はタイミング作成回路 TM 1 と同様の動作をし、サンプリングパルス SPS が出力される。このサンプリングパルス SPS により、端末 3 S においても端末 3 R と同時にフィルタ回路 F 2 の出力がサンプリング回路 SH 2 でサンプリングが行われる。送信回路 SD 2 は受信した信号 D I 即ち信号 D R と同一内容のものから検査データ RCH を除去し、A-D 変換されたデータ D 2 を追加し、更にそれらに対応する検査データ SCH を生成して追加し信号 D S とする。

端末 3 T においても端末 3 S に準じて動作する。即ち検査データ SCH を除去し、A-D 変換されたデータ DAT を追加し、更にこれらに対応

成で、2次電圧 V T やび端末 3 S の送信回路 SD 2 からの信号 D S を入力し、信号 D T を出力するものである。

このような構成において、その動作を第 3 図のタイムチャートを用いて説明する。

第 2 図に示すように 2 次電圧 V R は、端末 3 R のフィルタ回路 F 1 に与えられる。このフィルタ回路 F 1 の出力信号はサンプリング回路 SH 1 に与えられ、タイミング作成回路 TM 1 から与えられるサンプリングパルス SPR によりサンプリングされる。サンプリング回路 SH 1 の出力は、A-D 変換回路 AD 1 によってディジタル信号に変換される。またこれと同時に送信回路 SD 1 は同期信号 S Y を送信し、続いて A-D 変換されたディジタルデータ DAR を送信する。次に、ディジタルデータ DAR に応する検査データ RCH を作成して送信する。検査データ RCH には、例えば周知の巡回冗長検定符号等が用いられる。これらで端末 3 R から送信する信号 D R を構成する。ここでディジタルデータ DAR は例えばパル

ス符号で構成されてるが、その内容は逐一示さない。同期信号 S Y 、検査データ RCH についても同様で、以下全てこれに準ずる。

なお第 2 図において、サンプリングパルス SPR と SPS あるいは同期信号 S Y 等は遅れがなく同期していると説明したが、これらは一定周期で繰返している信号のため、実用上十分に同期をとることができ。また、信号の遅れがあるとしても、それらを補正して実用上十分に同期してサンプリングすることもできる。

上記のようにこの実施例によれば、複数の端末 3 R 、3 S 、3 T を設け、端末 3 R では自端で生成する同期信号に従って電圧・電流等系統状態の値をサンプリングし、同期信号と上記サンプリングしたデータを含む情報データと、この情報データに対応する検査データとを端末 3 S へ送信し、端末 3 S では端末 3 R から受信した同期信号と所定の時間関係で電圧・電流等系統状態の値をサンプリングし、このサンプリングしたデータを含む自端情報データを生成し、端

端末3Rから受信した信号から検査データを除去して、自端情報データと、端末3Rから受信した信号のうちの情報データと自端情報データとに対応する検査データとを追加して後続端末3Tへ送信し、以下これを繰返して最後尾端末3Tから全端末の情報データおよび検査データを得るようにして、また各端末3R, 3S, 3T間を光ファイバで電気的に絶縁して結合したので、大地電位差を容易に克服することができ、また第3図を用いて説明した様に全端末のデータを無駄なく効率よく収集することができる。

次に、この発明の第2の実施例について説明する。

この実施例は、第4図に示すように第2図を一部変形したもので、端末3Rの代りに端末3Sと同一構成の端末7Rを設けると共に、外部に共通同期信号源8を設け、結合部9を介して同期信号CSYを端末7Rに供給するようにしたものである。すなわち前記実施例では同期信号を端末3Rの内部で生成したが、この実施例は同

SYD3, …, SYD9, SYD0よりなり、SYD0は破線で示す様に、この部分のみ欠落させ、同期信号の相対的な位置を識別するのに使用する。サンプリングパルスSPRは、図示する様に例えば同期信号CSYの各立ち上がりで発生される。上述の様に信号欠落を以てSYD0を表わす場合にも第2図の発振回路OSC1等により、あるべき位置にサンプリングパルスSPRを発生させることができる。

次に、この発明の第3の実施例について説明する。

この実施例は、第8図に示すように端末3R, 3S, 3Tの他に別の制御端末10を設け、端末3Tの出力DTを受信し、これを中継して信号DUを生じ、これを必要箇所へ送出するようにしたものである。この形は端末3R, 3S, 3Tが例えば屋外に設置され、制御端末10が屋内にあって、信号DUを受信する他の装置に近い場合等に適する。この場合、制御端末10は必ずしも他の端末の様に入力量を受けサンプ

ル信号を外部から供給するようにしたもので、例えば電気所に共通な同期信号のもとで動作させる場合に適する。

上記同期信号CSYは、第5図に示すように同期信号SYとこれに対応する検査データBCHから成立している。なお、第5図には同期信号CSYと共に端末7Rの出力信号DRが示されているが、この信号DRおよび省略した他の信号は第3図と同様である。

また、上記同期信号CSYは、第6図に示すようであってもよい。第6図に示す同期信号CSYは、同期信号SYと必ずしも同一でない一般的な同期データSYDより成立しており、この同期データSYDから端末7Rで同期信号SY等を作成するようにしてよい。この場合、端末7Rの内部の論理処理回路は第5図の動作をするものと若干異なるが、その変形は容易であり詳細を省略する。

第6図を具体化すると第7図のようになる。同期信号CSYは同期データSYD1, SYD2,

リンクすることを要さず、単に信号を中継するかあるいは何らかの情報データ例えば信号DTを受信し、検査した結果のエラーデータ等を追加して出力してもよい。また、制御端末10で端末3日等と同様の方法により改めて検査データを付加してもよい。

なお、上の説明では第8図の破線で示される信号CSXおよび信号CSYを要さなかつたが、この信号部分は制御端末10の設置目的の他の例を示したものである。即ち信号CSXは例えば電気所内の共通の同期信号であり、これを中継して例えば光ファイバ11により第4図の同期信号CSYと同様の信号とする例である。

更に制御端末10では、端末間の信号の同期状態を監視することができる。即ち送出した同期信号CSYと受信した信号DTとの時間関係が一定範囲であるか否かを常時監視し、不良と判定したときにエラーデータに加える等の方法をとることができる。

次に、この発明の第4の実施例について説明

する。

第9図は第3図のタイムチャートを変形したものである。信号D Rは第3図と同様のものその他に共通データCDRがあり、また、検査データRCHが最後尾に位置している。共通データCDRは、例えば図示しない送電機のしゃ断器の開閉状態等よりなっている。信号D Sもこれに準じ、共通データCDSが追加されている。共通データCDSは、共通データCDRの内容と端末3Sでの情報とから作成される。例えば上述の様なしゃ断器の各相の開閉状態の論理積とか論理和等であり、あるいは先行端末のデータをそのまま伝えることもある。また端末3Sで受信した信号D Rは、検査データRCHを用いて検査することができ、その結果を共通データCDSに含ませる。検査データSCHは検査データRCHを除去し、信号D Sのうち同期信号SYから共通データCDSに致るまでの部分に対応して生成されたものである。あるいは、このうちの同期信号SYを除く部分に対応して生成されてもよい。これらの

方式の決定はいわゆる通信技術のフレーム同期方式の考え方につきるものであり、この発明の範囲外であり詳細を省略する。

第10図は第9図の検査データSCHを生成する方法を示す論理図である。即ち信号D Rの中の検査データRCHと端末3SでのデータDASから生成される検査符号CRC8をエクスクルーシブオア回路(EXOR)1, 2に印加し、検査データSCHを得る。この方法によれば、巡回符号の周知の原理により信号D Sでは信号D Rの正誤をそのまま保存していることになる。検査CDTも同様であり、また第8図の構成の場合の制御端末10で検査データを付加する場合も同様であって、先行端末からの信号の正誤を後続端末に伝えることができる。

第10図は第9図の信号形式に適用される一例であるが、同一趣旨でも第3図の信号形式の場合には他の論理回路を必要とする。しかし信号形式が定まれば必要な回路は容易に決定できるので詳述を省略する。

第11図は第9図の共通データCDTの中の図示しないエラーデータECDTを生成する方法の例を示したものである。同図で13はオア回路(O R)で、第9図の共通データCDSの中の図示しないエラーデータECDSと、第4図の端末3Tが信号D Sを受信し検査した結果のエラーデータETとの論理和からエラーデータECDTを生成することを示している。後述の様に一般に複数の端末があるとき、先行端末と自端末において全てこの方法が適用できる。第8図の制御端末10においても同様である。この方法は簡単にエラーデータを後続端末へ伝えることができる利点がある。

次に、この発明の第5の実施例について、第12図のタイムチャートを参照して説明する。

この実施例は、図示しない3相2回線の送電機の電圧を1回線分毎に一組として扱う方法を示したものである。第12図において、信号DR1, DS1およびDT1は送電機の第1回線の端末の出力であり、信号DR2, DS2および

DT2は第2回線の端末の出力である。そしてこれらの全信号が最後尾端末より信号DT2として出力される。信号DR1, DS1およびDT1ならびにDR2, DS2およびDT2は夫々一組の信号を形成し、日々が第9図の信号DR, DSおよびDTを構成する。但し同期信号SYは双方の組に共通に1個のみである。なお、信号DR2は信号DT1をそのまま後続端末へ伝えるとともに自端末データDAR2等を作成し、以下同様に動作する。第12図の構成は、多數の端末を適当な組に分割し、処理を便利にする利点がある。

次にこの発明の第6の実施例について、第13図を参照して説明する。

これまでの説明では、例えば同期信号SYは各端末で同時に立上るとした。伝送遅れがあつても前述した様に各信号が一定周期で繰返していくことから、实用上十分に同期させることが可能である。しかし、サンプリング時点を別として伝送される信号そのものが同時である必要はない。即ち信号D Rの中の同期信号SYはサ

ンプリシグパルス SPR と同時に立ち上っており、これを受信してサンプリングパルス SPS を発生する点は第 3 図と同様である。信号 DS は既知の遅延時間 TS の後、同期信号 SY を発生し、以下同様の動作をする。信号 DS は一定周期で繰返す内容を有しているので、DS の同期信号 SY を受信する時刻に TS だけ先行してサンプリングパルス SPT を発生することは容あである。この形は第 10 図あるいは第 11 図の実施例のためのタイミングの調整に必要な場合に適している。

なお、この発明は前記実施例に限定されるものではない。例えば前記実施例では、各端末間を光ファイバにより結合したが、絶縁変成器を通じてデジタル電気信号で結合してもよい。これは、入力信号 VR, VS, VT 等のアナログ信号間の高電位差の影響を回避する対策に比し、デジタル信号の場合にはそれが比較的容易だからである。またこれまでの実施例では 3 相の電圧について説明したので端末を 3 個としている。

発明の第 2 の実施例を説明するためのプロック図、第 5 図は第 4 図の動作を説明するためのタイムチャート、第 6 図は第 5 図の変形例、第 7 図は第 6 図の具体化例を示すタイムチャート、第 8 図はこの発明の第 3 の実施例を説明するためのプロック図、第 9 図はこの発明の第 4 の実施例を説明するためのタイムチャート、第 10 図は第 9 図の検査データを生成する論理回路図、第 11 図は第 9 図の共通データ用のエラーデータを生成する論理回路図、第 12 図はこの発明の第 5 の実施例を説明するためのタイムチャート、第 13 図はこの発明の第 6 の実施例を説明するためのタイムチャートである。

1 … 3 相送電線、 C₁ ~ C₃ … コンデンサ、 VR, VS, VT … 2 次電圧、 SR, SS, ST … 端末、 4 ~ 6 … 光ファイバ、 OSC 1, OSC 2 … 離振回路、 TM 1, TM 2 … タイミング作成回路、 F 1, F 2 … フィルタ回路、 SH 1, SH 2 … サンプリング回路、 AD 1, AD 2 … A - D 変換回路、 SD 1, SD 2 … 送信回路、 RCV … 受信

たが、3 相の電圧と電流とで計 6 個、あるいは 2 回線分の電圧と電流等一般に複数の端末について同様の趣旨を適用することができる。さらに電圧と電流とを各相毎にまとめるとしても、大地電位差の問題が生じない場合も考えられ、その場合には一括して 1 個の端末とすることもできる。これらの実施例については特に図示しないが、これまで述べた各項実施例の趣旨が何れも適用できる。その他、この発明の趣旨を変更しない範囲で、種々変形可能などとは勿論である。

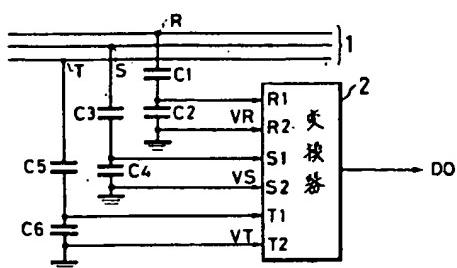
以上説明したようにこの発明によれば、複数の端末間の大きな電位差に耐えて、同期したサンプリングデータを効率よく収集できるデータ収集方式を得ることができる。

4. 図面の簡単な説明

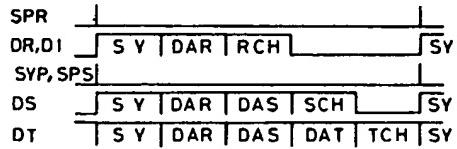
第 1 図は従来のデジタル電圧変成器の構成図、第 2 図はこの発明の第 1 の実施例を説明するためのプロック図、第 3 図は第 2 図の動作を説明するためのタイムチャート、第 4 図はこの

回路、 7 R … 端末、 8 … 共同期信号旗、 10 … 制御端末、 12 … エクスルーシブオア回路、 13 … オア回路。

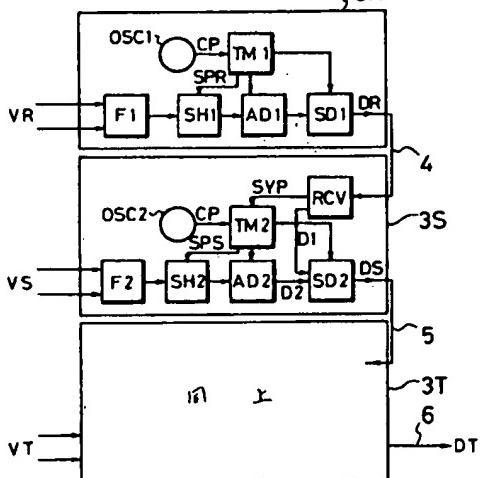
第1図



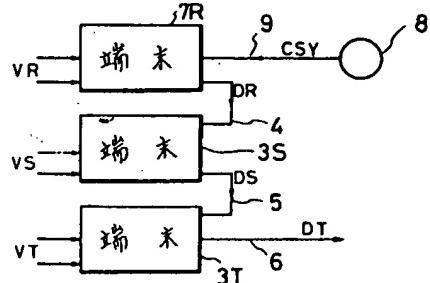
第3図



第2図



第4図



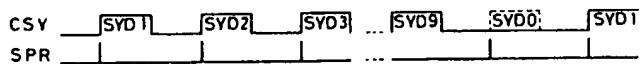
第5図



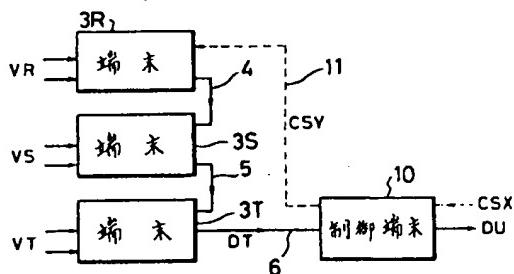
第6図



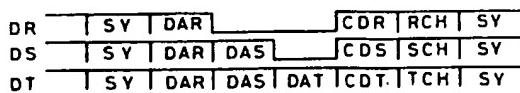
第7図



第8図



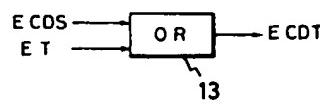
第9図



第10図



＊11 図



＊12 図

DR 1	[SY DAR1 CDR1 RCH1]	[SY]
DS 1	[SY DAR1 DAS1 CDS1 SCH1]	[SY]
DT 1	[SY DAR1 DAS1 DAT1 CDT1 TCH1]	[SY]
DR 2	[SY DAR1 DAS1 DAT1 CDT1 TCH1 DAR2]	[CDR2 RCH2 SY]
DS 2	[SY DAR1 DAS1 DAT1 CDT1 TCH1 DAR2 DAS2]	[CDS2 SCH2 SY]
DT 2	[SY DAR1 DAS1 DAT1 CDT1 TCH1 DAR2 DAS2 DAT2 CDT2 TCH2]	[SY]

＊13 図

SPR	[]	[]
DR	[SY DAR RCH]	[SY]
SPS	[]	[]
DS	[SY DAR DAS SCH]	[SY]
SPT	[]	[]
DT	[SY DAR DAS DAT TCH SY]	
T6	[]	[]